

<b>ADDLW</b>	Konstans hozzáadása $W$ -hez
Szintaxis:	ADDLW $k$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq k \leq 255$
Állított jelződitek:	C, DC, Z
Működése:	A 8 bites $k$ konstans hozzáadása $W$ értékéhez; az eredmény a $W$ -be kerül.
<b>ADDWF</b>	$W$ és $f$ összeadása
Szintaxis:	ADDWF $f, d$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	C, DC, Z
Működése:	A $W$ és az $f$ regiszterek összeadása; ha $d=0$ , az eredmény a $W$ -be, ha $d=1$ , az $f$ -be kerül
<b>ANDLW</b>	$W$ és egy konstans ÉS kapcsolata
Szintaxis:	ANDLW $k$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq k \leq 255$
Állított jelződitek:	Z
Működése:	A 8 bites $k$ konstans és $W$ értékének bitenkénti „ÉS” kapcsolata; az eredmény a $W$ -be kerül
<b>ANDWF</b>	$W$ és $f$ ÉS kapcsolata
Szintaxis:	ANDWF $f, d$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Z
Működése:	A $W$ és az $f$ regiszterek tartalmának bitenkénti „ÉS” kapcsolata; ha $d=0$ , az eredmény a $W$ -be, ha $d=1$ , az $f$ -be kerül
<b>BCF</b>	Az $f$ adott bitjének törlése
Szintaxis:	BCF $f, b$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $0 \leq b \leq 7$
Állított jelződitek:	Nincs
Működése:	Az $f$ regiszter $b$ -edik bitjének „0”-ára állítása

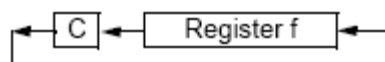
<b>BSF</b>	Az $f$ adott bitjének „1”-be állítása
Szintaxis:	BSF $f, b$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $0 \leq b \leq 7$
Állított jelződitek:	Nincs
Működése:	Az $f$ regiszter $b$ -edik bitjének „1”-re állítása
<b>BTFSC</b>	A bit tesztelése és ugrás, ha „0”
Szintaxis:	BTFSC $f, b$
Ciklusszám:	1 (2)
Operandus értékkészlet:	$0 \leq f \leq 127$ $0 \leq b \leq 7$
Állított jelződitek:	Nincs
Működése:	Ha az $f$ regiszter $d$ -edik bitje „0”, akkor a következő utasítást átugrja.
<b>BTFSS</b>	A bit tesztelése és ugrás, ha „1”
Szintaxis:	BTFSS $f, b$
Ciklusszám:	1 (2)
Operandus értékkészlet:	$0 \leq f \leq 127$ $0 \leq b \leq 7$
Állított jelződitek:	Nincs
Működése:	Ha az $f$ regiszter $b$ -edik bitje „1”, akkor a következő utasítást átugorja.
<b>CALL</b>	Szubrutin hívása
Szintaxis:	CALL $k$
Ciklusszám:	2
Operandus értékkészlet:	$0 \leq k \leq 2047$
Állított jelződitek:	Nincs
Működése:	Szubrutinhívás a a programmemória $k$ címéről; a következő utasítás címe a verembe kerül; a $k$ cím a $PC$ alsó 11 helyiértékére töltődik be, ezzel egy időben a további cím a $PCLATH$ regiszterből automatikusan a $PC$ -be kerül; a $PCLATH$ regiszter értékét a szubrutinhívás előtt be kell állítani

<b>CLRF</b>	<i>f</i> törlése
Szintaxis:	CLRF <i>f</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$
Állított jelződitek:	Z
Működése:	Az <i>f</i> regiszter nullázása; a Z jelzőbit logikai „1”-re állítása
<b>CRLW</b>	<i>W</i> törlése
Szintaxis:	CRLW
Ciklusszám:	1
Operandus értékkészlet:	Nincs
Állított jelződitek:	Z
Működése:	A <i>W</i> regiszter nullázása; a Z JELZŐBIT LOGIKAI „1”-re állítása
<b>CLRWDT</b>	Watchdog Timer törlése
Szintaxis:	CLRWDT
Ciklusszám:	1
Operandus értékkészlet:	Nincs
Állított jelződitek:	<i>TO</i> , <i>PD</i>
Működése:	A <i>WDT</i> biztonsági időzítő áramkör számlálójának nullázása; a <i>WDT</i> -hez rendelt utóosztó nullázása; a <i>STATUS</i> regiszter <i>TO</i> és <i>PD</i> jelzőbitek „1”-re állítása
<b>COMF</b>	<i>f</i> komplementálása
Szintaxis:	COMF <i>f</i> , <i>d</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Z
Működése:	Az <i>f</i> regiszter tartalmának bitenkénti negációja; ha $d=0$ , az eredmény a <i>w</i> -be, ha $d=1$ , az <i>f</i> -be kerül
<b>DECF</b>	<i>f</i> csökkentése
Szintaxis:	DECF <i>f</i> , <i>d</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Z
Működése:	1-el csökkenti az <i>f</i> regiszter tartalmát; ha $d=0$ , az eredmény a <i>W</i> -be, ha $d=1$ , az <i>f</i> -be kerül

<b>DECFSZ</b>	<i>f</i> csökkentése és ugrás, ha „0”
Szintaxis:	DECFSZ <i>f</i> , <i>d</i>
Ciklusszám:	1 (2)
Operandus értékészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Nincs
Működése:	1-el csökkenti az <i>f</i> regiszter értékét; ha $d=0$ , az eredmény a <i>W</i> -be, ha $d=1$ , az <i>f</i> -be kerül; ha a művelet eredménye ( <i>f</i> értéke) nulla, akkor a következő utasítást átugorja
<b>GOTO</b>	Ugrás címkére
Szintaxis:	GOTO <i>k</i>
Ciklusszám:	2
Operandus értékészlet:	$0 \leq k \leq 2047$
Állított jelződitek:	Nincs
Működése:	Feltétel nélküli ugrás a programmemória <i>k</i> címére; a <i>k</i> cím a <i>PC</i> alsó 11 helyiértékére töltődik be, ezzel egyidőben a további cím a <i>PCLATH</i> regiszterből automatikusan a <i>PC</i> -be kerül; a <i>PCLATH</i> regiszter értékét az ugrás előtt be kell állítani.
<b>INCF</b>	<i>f</i> növelése
Szintaxis:	INCF <i>f</i> , <i>d</i>
Ciklusszám:	1
Operandus értékészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Z
Működése:	1-el növeli az <i>f</i> regiszter tartalmát; ha $d=0$ , az eredmény a <i>W</i> -be, ha $d=1$ , az <i>f</i> -be kerül
<b>INCFSZ</b>	<i>f</i> növelése és ugrás, ha „0”
Szintaxis:	INCFSZ <i>f</i> , <i>d</i>
Ciklusszám:	1 (2)
Operandus értékészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Nincs
Működése:	1-el növeli az <i>f</i> regiszter értékét; ha $d=0$ , az eredmény a <i>W</i> -be, ha $d=1$ , az <i>f</i> -be kerül; ha a művelet eredménye ( <i>f</i> értéke) nulla, akkor a következő utasítást átugorja

<b>IORLW</b>	<i>W</i> és egy konstans VAGY kapcsolata
Szintaxis:	IORLW <i>k</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq k \leq 255$
Állított jelződitek:	Z
Működése:	A 8 bites <i>k</i> konstans és <i>W</i> értékének bitenkénti „VAGY” kapcsolata; az eredmény a <i>W</i> -be kerül
<b>IORWF</b>	<i>f</i> és <i>W</i> VAGY kapcsolata
Szintaxis:	IORWF <i>f, d</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Z
Működése:	A <i>W</i> és az <i>f</i> regiszterek tartalmának bitenkénti „VAGY” kapcsolata; ha $d=0$ , az eredmény a <i>W</i> -be, ha $d=1$ , az <i>f</i> -be kerül
<b>MOVLW</b>	Konstans mozgatása <i>W</i> -be
Szintaxis:	MOWLW <i>k</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq k \leq 255$
Állított jelződitek:	Nincs
Működése:	A 8 bites <i>k</i> konstans <i>W</i> -be másolása
<b>MOVF</b>	<i>f</i> mozgatása
Szintaxis:	MOVF <i>f, d</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Z
Működése:	Az <i>f</i> regiszter tartalmának másolása, ha $d=0$ , a <i>W</i> -be, ha $d=1$ , vissza az <i>f</i> -be; <i>f</i> önmagába másolásával tesztelhető a nullázott állapot; ha <i>f</i> értéke nulla, a Z „1”-re áll be
<b>MOVWF</b>	<i>W</i> mozgatása <i>f</i> -be
Szintaxis:	MOVWF <i>f</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$
Állított jelződitek:	Nincs
Működése:	A <i>W</i> regiszter tartalmának másolása az <i>f</i> -be

<b>NOP</b>	Nincs művelet
Szintaxis:	NOP
Ciklusszám:	1
Operandus értékkészlet:	Nincs
Állított jelződitek:	Nincs
Működése:	Üres utasítás, nincs művelet, időkéleltetésre használható
<b>RETFIE</b>	Visszatérés a megszakításból
Szintaxis:	RETFIE
Ciklusszám:	2
Operandus értékkészlet:	Nincs
Állított jelződitek:	Nincs
Működése:	Visszatérés megszakításból, a verem tartalma a <i>PC</i> -be kerül; a <i>GIE</i> globális megszakítás engedélyező bit „1”-re vált, amellyel a megszakítások újra engedélyezettek lesznek
<b>RETLW</b>	Visszatérés szubrutinból egy konstansal
Szintaxis:	RETLW <i>k</i>
Ciklusszám:	2
Operandus értékkészlet:	$0 \leq k \leq 255$
Állított jelződitek:	Nincs
Működése:	Visszatérés szubrutinból a 8 bites <i>k</i> konstans <i>W</i> -be másolásával; a verem tartalma a <i>PC</i> -be kerül
<b>RETURN</b>	Visszatérés szubrutinból
Szintaxis:	RETURN
Ciklusszám:	2
Operandus értékkészlet:	Nincs
Állított jelződitek:	Nincs
Működése:	Visszatérés szubrutinból; a verem tartalma a <i>PC</i> -be kerül
<b>RLF</b>	Forgatás balra az átvitelbiten keresztül
Szintaxis:	RLF <i>f</i> , <i>d</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	C
Működése:	Az <i>f</i> regiszter tartalmának balra forgatása a <i>C</i> -n keresztül; ha $d=0$ , az eredmény a <i>W</i> -be, ha $d=1$ , az <i>f</i> -be kerül



<b>RRF</b>	Forgatás jobbra az átvitelbiten keresztül
Szintaxis:	RRF <i>f, d</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	C
Működése:	Az <i>f</i> regiszter tartalmának jobbra forgatása a <i>C</i> -n keresztül; ha $d=0$ , az eredmény <i>W</i> -be, ha $d=1$ , az <i>f</i> -be kerül
<b>SLEEP</b>	Váltás alvó módba
Szintaxis:	SLEEP
Ciklusszám:	1
Operandus értékkészlet:	Nincs
Állított jelződitek:	<i>TO, PD</i>
Működése:	Alvó üzemmód aktiválása; a <i>PD</i> jelzőbit „0”-ra állítása, a <i>TO</i> jelzőbit „1”-re állítása; a <i>WDT</i> számlálójának és utóosztójának nullázása
<b>SUBLW</b>	<i>W</i> kivonása egy konstansból
Szintaxis:	SUBLW <i>k</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq k \leq 255$
Állított jelződitek:	C, DC, Z
Működése:	A <i>W</i> értékének kivonása a 8 bites <i>k</i> konstansból 2-es komplementum módszerrel; az eredmény a <i>W</i> -be kerül
<b>SUBWF</b>	<i>W</i> kivonása az <i>f</i> ből
Szintaxis:	SUBWF <i>f, d</i>
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	C, DC, Z
Működése:	A <i>W</i> értékének kivonása az <i>f</i> regiszteréből 2-es komplementum módszerrel; ha $d=0$ , az eredmény <i>W</i> -be, ha $d=1$ , az <i>f</i> -be kerül

<b>SWAPF</b>	Az $f$ alsó és felső 4 bitjének cseréje
Szintaxis:	SWAPF $f, d$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Nincs
Működése:	Az $f$ regiszter első és második négy bitjének felcserélése; ha $d=0$ , az eredmény $W$ -be, ha $d=1$ , az $f$ -be kerül
<b>XORLW</b>	$W$ és egy konstans KIZÁRÓ-VAGY kapcsolata
Szintaxis:	XORLW $k$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq k \leq 255$
Állított jelződitek:	Z
Működése:	A 8 bites $k$ konstans és $W$ értékének bitenkénti „KIZÁRÓ-VAGY” kapcsolata; az eredmény a $W$ -be kerül
<b>XORWF</b>	$W$ és $f$ KIZÁRÓ-VAGY kapcsolata
Szintaxis:	XORWF $f, d$
Ciklusszám:	1
Operandus értékkészlet:	$0 \leq f \leq 127$ $d = 0, 1 (W, f)$
Állított jelződitek:	Z
Működése:	A $W$ és az $f$ regiszterek tartalmának bitenkénti „KIZÁRÓ-VAGY” kapcsolata; ha $d=0$ , az eredmény $W$ -be, ha $d=1$ , az $f$ -be kerül